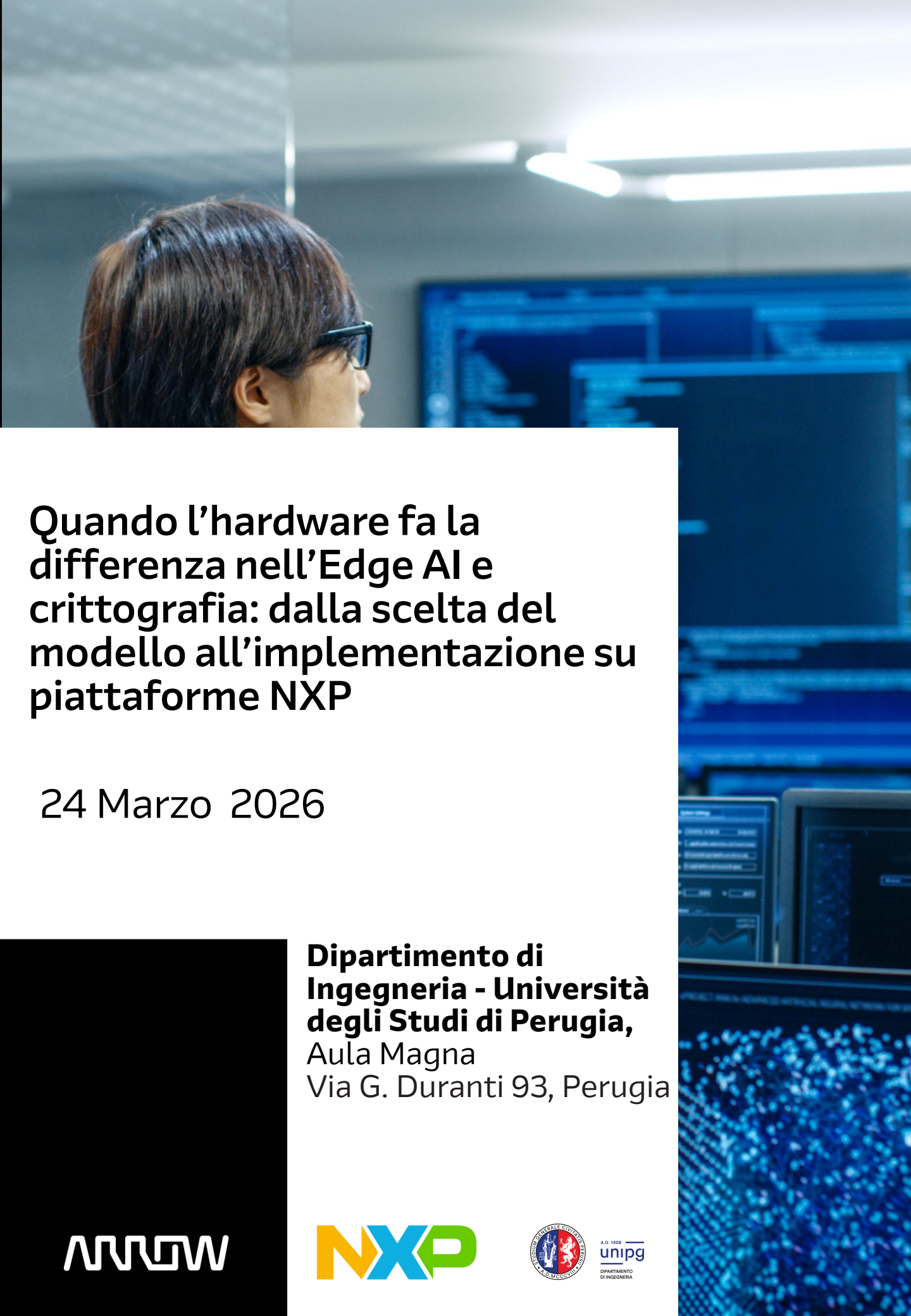




Quando l'hardware fa la differenza nell'Edge AI e crittografia: dalla scelta del modello all'implementazione su piattaforme NXP

24 Marzo 2026

**Dipartimento di
Ingegneria - Università
degli Studi di Perugia,**
Aula Magna
Via G. Duranti 93, Perugia



Il seminario si focalizza sulle soluzioni Edge AI e sugli acceleratori hardware in grado di rendere l'implementazione di algoritmi avanzati nei sistemi embedded concreta, scalabile ed efficiente.

L'iniziativa nasce dall'incontro con l'università, realtà nota per la capacità di coniugare una vivace scena di startup a un solido settore industriale. È in questo contesto che si sviluppano le applicazioni per le quali MCU/MPU edge e acceleratori embedded risultano particolarmente adatti: automazione industriale, visione integrata, manutenzione predittiva e dispositivi intelligenti caratterizzati da basse latenze, ridotti consumi energetici e scalabilità.

Parallelamente, crescono le aspettative per i sistemi moderni: tempi di sviluppo più rapidi, maggiore efficienza e stringenti requisiti di sicurezza. Grazie a piattaforme e toolchain appropriate, è possibile portare i modelli di intelligenza artificiale sull'hardware in modo mirato, dal prototipo alla produzione. Il seminario fornirà un orientamento sull'attuale gamma di soluzioni e raccomandazioni concrete per l'uso, incluse best practice e demo. L'agenda è completata da due temi di grande attualità: cybersecurity e transizione alla crittografia post-quantistica.



[Register now](#)

Agenda

9:30 - 10:00	Registrazione e caffè di benvenuto
10:00 - 10:30	Saluti istituzionali
10:30 - 12:00	Introduzione Arrow/NXP (piattaforme HW e tool di sviluppo), dai modelli AI alle applicazioni reali
12:00 - 12:45	Esempi applicativi 1 – Application Code Hub, esempi di conversione per NPU e MCU
12:45 - 13:45	Buffet Lunch
13:45 - 14:30	Esempi applicativi 2 – Piattaforma Go Point per MPU, Discrete NPU
14:30 - 15:30	CyberSecurity, Post Quantum Cryptography
15:30 - 15:45	Q&A, conclusione
15:45 - 16:30	...continua in sala demo

Relatori

- Emilio Brivio (Field Application Engineer – Arrow Electronics Italia)
- Marco Zaccheria (Field Application Engineer - NXP)
- Rodolfo Veltri Gomes (Field Application Engineer - NXP)

Come raggiungerci

- Auto: <https://maps.app.goo.gl/pymzubGpHzuTtrDd7> con parcheggio antistante gratuito.
- Treno: Stazione di Perugia Università + 2 minuti a piedi.

L'evento è a numero limitato. Questa è una preregistrazione, la vostra partecipazione sarà confermata via email entro il 20 Marzo 2026.

Register now