

**Dipartimento di Ingegneria - Corso di Laurea in Ingegneria Informatica ed Elettronica -
Orario delle lezioni A.A. 2025/2026 I anno - II semestre dal 16/02/2026 al 22/05/2026**

	LUNEDÌ	aula	MARTEDÌ	aula	MERCOLEDÌ	aula	GIOVEDÌ	aula	VENERDÌ	aula	
8.30 9.30			Fondamenti di Informatica	A	Fisica I	A			Geometria e Algebra	A	Geometria e Algebra F. Pambianco 9 cfu
9.30 10.30	Geometria e Algebra	A	Fondamenti di Informatica	A	Fisica I	A	Tutorato Fisica I	A	Geometria e Algebra	A	Fisica I F. Cottone P. Bongioannini C. 9 cfu (ele.) 6 cfu (inf.)
10.30 11.30	Geometria e Algebra	A	Fondamenti di Informatica	A	Fisica I	A	Tutorato Fisica I	A	Geometria e Algebra	A	Economia e Organizzazione Aziendale E. Corteselli 6 cfu
11.30 12.30	Economia e Organizzazione Aziendale	A					Geometria ed Algebra	A	Fisica I	A	
12.30 13.30	Economia e Organizzazione Aziendale	A					Geometria ed Algebra	A	Fisica I	A	
											<u>CURRICULUM INFORMATICA</u>
14.30 15.30	Economia e Organizzazione Aziendale	A					Fisica I	A	Fondamenti di Informatica	B	Fondamenti di Informatica Modulo 2 (Java) E. Di Giacomo 6 cfu
15.30 16.30	Economia e Organizzazione Aziendale	A					Fisica I	A	Fondamenti di Informatica	B	
16.30 17.30	Tutorato Geometria e Algebra	A					Fisica I	A			
17.30 18.30	Tutorato Geometria e Algebra	A									

**Dipartimento di Ingegneria - Corso di Laurea in Ingegneria Informatica ed Elettronica -
Orario delle lezioni A.A. 2025/2026 II anno - Il semestre dal 16/02/2026 al 22/05/2026**

	LUNEDÌ	aula	MARTEDÌ	aula	MERCOLEDÌ	aula	GIOVEDÌ	aula	VENERDÌ	aula	
8.30 9.30	Tecnologie e Dispositivi Elettronici	10	Tecnologie e Dispositivi Elettronici	1	Fondamenti di Automatica	4			Fondamenti di Automatica	3	Fondamenti di Automatica M.L. Fravolini 9 cfu Teoria dei Segnali P. Banelli 9 cfu CURRICULUM INFORMATICA Programmazione Interfacce Grafiche e Dispositivi Mobili L. Grilli 6 cfu Lab. Informatico di Segnali e Sistemi G. Baruffa G. Costante 6 cfu CURRICULUM ELETTRONICA Tecnologie e Dispositivi Elettronici D. Passeri 6 cfu Elettronica Digitale e Microcontrollori P. Placidi 9 cfu
9.30 10.30	Tecnologie e Dispositivi Elettronici	10	Tecnologie e Dispositivi Elettronici	1	Fondamenti di Automatica	4	Elettronica Digitale e Microcontrollori	10	Fondamenti di Automatica	3	
10.30 11.30	Tecnologie e Dispositivi Elettronici	10	Teoria dei Segnali	4	Teoria dei Segnali	4	Elettronica Digitale e Microcontrollori	10	Fondamenti di Automatica	3	
11.30 12.30			Teoria dei Segnali	4	Teoria dei Segnali	4	Fondamenti di Automatica	4	Elettronica Digitale e Microcontrollori Lab. Informatico di Segnali e Sistemi	11 Aula X	
12.30 13.30					Teoria dei Segnali	4	Fondamenti di Automatica	4	Elettronica Digitale e Microcontrollori Lab. Informatico di Segnali e Sistemi	11 Aula X	
14.30 15.30	Teoria dei Segnali	1	Elettronica Digitale e Microcontrollori	9	Lab. Informatico di Segnali e Sistemi	Aula X	Programmazione di Interfacce Grafiche e Disp. Mobili	3			
15.30 16.30	Teoria dei Segnali	1	Elettronica Digitale e Microcontrollori	9	Lab. Informatico di Segnali e Sistemi	Aula X	Programmazione di Interfacce Grafiche e Disp. Mobili	3			
16.30 17.30	Programmazione di Interfacce Grafiche e Disp. Mobili	B	Elettronica Digitale e Microcontrollori	9	Lab. Informatico di Segnali e Sistemi	Aula X	Programmazione di Interfacce Grafiche e Disp. Mobili	3			
17.30 18.30	Programmazione di Interfacce Grafiche e Disp. Mobili	B									

Il Presidente del CIL in Ingegneria dell'Informazione
Prof. Walter Didimo

Il Direttore del Dipartimento di Ingegneria
Prof. Gianluca Rossi

**Dipartimento di Ingegneria - Corso di Laurea in Ingegneria Informatica ed Elettronica -
Orario delle lezioni A.A. 2025/2026 III anno - Il semestre dal 16/02/2026 al 22/05/2026**

	LUNEDÌ	aula	MARTEDÌ	aula	MERCOLEDÌ	aula	GIOVEDÌ	aula	VENERDÌ	aula	
8.30 9.30	Ingegneria delle Radiofrequenze Algoritmi e Strutture Dati	11 2			Circuiti Elettronici	10	Misure Elettroniche	11	Reti Logiche e VHDL	Lab Md	<u>CURRICULUM INFORMATICA</u> Ingegneria dei Sistemi di Controllo P. Valigi 9cfu Algoritmi e Strutture Dati E. Di Giacomo 9 cfu Reti Logiche e VHDL F. Alimenti 9 cfu
9.30 10.30	Ingegneria delle Radiofrequenze Algoritmi e Strutture Dati	11 2			Circuiti Elettronici	10	Misure Elettroniche	11	Reti Logiche e VHDL	Lab Md	
10.30 11.30	Circuiti Elettronici	2			Ingegneria dei Sistemi di Controllo	3	Ingegneria delle Radiofrequenze	Lab Md	Reti Logiche e VHDL	Lab Md	
11.30 12.30	Circuiti Elettronici	2	Ingegneria delle Radiofrequenze Reti Logiche e VHDL	2 D	Ingegneria dei Sistemi di Controllo	3	Ingegneria delle Radiofrequenze Algoritmi e Strutture Dati	Lab Md 2	Ingegneria dei Sistemi di Controllo	4	
12.30 13.30	Circuiti Elettronici	2	Ingegneria delle Radiofrequenze Reti Logiche e VHDL	2 D	Ingegneria dei Sistemi di Controllo	3	Ingegneria delle Radiofrequenze Algoritmi e Strutture Dati	Lab Md 2	Ingegneria dei Sistemi di Controllo	4	
14.30 15.30	Reti Logiche e VHDL	4	Misure Elettroniche	10	Algoritmi e Strutture Dati	2	Circuiti Elettronici	8	Misure Elettroniche	11	
15.30 16.30	Reti Logiche e VHDL	4	Misure Elettroniche	10	Algoritmi e Strutture Dati	2	Circuiti Elettronici	8	Misure Elettroniche	11	
16.30 17.30	Ingegneria dei Sistemi di Controllo	3	Misure Elettroniche	10	Algoritmi e Strutture Dati	2					
17.30 18.30	Ingegneria dei Sistemi di Controllo	3									

Il Presidente del CIL in Ingegneria dell'Informazione
Prof. Walter Didimo

Il Direttore del Dipartimento di Ingegneria
Prof. Gianluca Rossi