

**Dipartimento di Ingegneria - Corso di Laurea in Ingegneria Informatica ed Elettronica -
Orario delle lezioni A.A. 2021/2022**

I anno - II semestre dal 21/02/2022 al 27/05/2022

	LUNEDÌ	aula	MARTEDÌ	aula	MERCOLEDÌ	aula	GIOVEDÌ	aula	VENERDÌ	aula	
8.30 9.30											
9.30 10.30	Analisi matematica II	A			Fisica A	A			Analisi matematica II	A	Analisi matematica II P. Rubbioni 9 cfu
10.30 11.30	Analisi matematica II	A	Analisi matematica II	A	Fisica A	A	Matematica discreta	A	Analisi matematica II	A	Fisica A G. Carlotti 6 cfu
11.30 12.30	Matematica discreta	A	Analisi matematica II	A	Fisica A	A	Matematica discreta	A	Fisica A	A	<u>CURRICULUM INFORMATICA</u> Matematica discreta L. Stramaccia 6 cfu
12.30 13.30	Matematica discreta	A	Analisi matematica II	A			Matematica discreta	A	Fisica A	A	
14.30 15.30											
15.30 16.30											
16.30 17.30											
17.30 18.30											

Il Presidente del C.I.L in Ingegneria dell'Informazione
Prof. Paolo Banelli

Il Direttore del Dipartimento di Ingegneria
Prof. Ermanno Cardelli

**Dipartimento di Ingegneria - Corso di Laurea in Ingegneria Informatica ed Elettronica -
Orario delle lezioni A.A. 2021/2022**

II anno - II semestre dal 21/02/2022 al 27/05/2022

	LUNEDÌ	aula	MARTEDÌ	aula	MERCOLEDÌ	aula	GIOVEDÌ	aula	VENERDÌ	aula	
8.30 9.30	Fondamenti di Automatica	3	Tecnologie e dispositivi elettronici con lab	3	Programmazione interfacce grafiche Teoria dei Circuiti modulo B (Ele)*	3 LAB	Teoria dei segnali*	3			Fondamenti di Automatica M.L. Fravolini 9 cfu
9.30 10.30	Fondamenti di Automatica	3	Tecnologie e dispositivi elettronici con lab	3	Programmazione interfacce grafiche Teoria dei Circuiti modulo B (Ele)*	3 LAB	Teoria dei segnali	3			Teoria dei segnali P. Banelli 9 cfu
10.30 11.30	Fondamenti di Automatica	3	Teoria dei Circuiti modulo B (Ele)	3	Fondamenti di Automatica	3	Teoria dei segnali	3			<u>CURRICULUM ELETTRONICA</u>
11.30 12.30	Teoria dei segnali	3	Teoria dei Circuiti modulo B (Ele)	3	Fondamenti di Automatica	3	Fondamenti di Automatica	3			Tecnologie e dispositivi elettronici con lab D. Passeri 6 cfu
12.30 13.30	Teoria dei segnali	3	Teoria dei Circuiti modulo B (Ele)	3			Fondamenti di Automatica	3			Teoria dei circuiti modulo B R. Perfetti 3 cfu
14.30 15.30	Tecnologie e dispositivi elettronici con lab	3	Teoria dei segnali	3	Teoria dei Circuiti modulo C (Info)	3	Programmazione interfacce grafiche	3			<u>CURRICULUM INFORMATICA</u>
15.30 16.30	Tecnologie e dispositivi elettronici con lab	3	Teoria dei segnali	3	Teoria dei Circuiti modulo C (Info)	3	Programmazione interfacce grafiche	3			Programmazione interfacce grafiche L. Grilli 6 cfu
16.30 17.30	Tecnologie e dispositivi elettronici con lab*	3	Teoria dei segnali*	3	Teoria dei Circuiti modulo C (Info)	3	Programmazione interfacce grafiche	3			Teoria dei circuiti modulo C R. Perfetti 3 cfu

*Le ore contrassegnate con l'asterisco si terranno solo su indicazione del docente

Il Presidente del CIL in Ingegneria dell'Informazione
Prof. Paolo Banelli

Il Direttore del Dipartimento di Ingegneria
Prof. Ermanno Cardelli

**Dipartimento di Ingegneria - Corso di Laurea in Ingegneria Informatica ed Elettronica –
Orario delle lezioni A.A. 2021/2022
III anno - II semestre dal 21/02/2022 al 27/05/2022**

	LUNEDÌ	aula	MARTEDÌ	aula	MERCOLEDÌ	aula	GIOVEDÌ	aula	VENERDÌ	aula	
											Reti Logiche e microcontrollori con lab. F. Alimenti, P. Placidi 9/12 cfu
8.30 9.30	Reti logiche e microcontrollori	4	Ingegneria delle Radiofrequenze	4	Reti logiche e microcontrollori	4	Ingegneria delle Radiofrequenze	4	Circuiti elettronici con laboratorio*	4	
9.30 10.30	Reti logiche e microcontrollori	4	Ingegneria delle Radiofrequenze	4	Reti logiche e microcontrollori	4	Ingegneria delle Radiofrequenze	4	Circuiti elettronici con laboratorio Algoritmi e strutture di dati	4 3	<u>CURRICULUM INFORMATICA</u>
10.30 11.30	Algoritmi e strutture di dati	4	Ingegneria delle Radiofrequenze	4	Ingegneria dei sistemi di controllo	4	Misure elettroniche con laboratorio	4	Circuiti elettronici con laboratorio Algoritmi e strutture di dati	4 3	Ingegneria dei sistemi di controllo P. Valigi 9cfu Algoritmi e strutture di dati E. Di Giacomo 9 cfu
11.30 12.30	Algoritmi e strutture di dati	4	Misure elettroniche con laboratorio	4	Ingegneria dei sistemi di controllo	4	Misure elettroniche con laboratorio	4	Ingegneria delle Radiofrequenze Ingegneria dei sistemi di controllo	4 3	<u>CURRICULUM ELETTRONICA</u>
12.30 13.30	Algoritmi e strutture di dati	4	Misure elettroniche con laboratorio	4	Ingegneria dei sistemi di controllo*	4	Misure elettroniche con laboratorio	4	Ingegneria delle Radiofrequenze Ingegneria dei sistemi di controllo	4 3	Ingegneria delle Radiofrequenze P. Mezzanotte V. Palazzi 9 cfu
14.30 15.30	Ingegneria dei sistemi di controllo	4	Reti logiche e microcontrollori	4	Algoritmi e strutture di dati	4	Reti logiche e microcontrollori	4	Misure elettroniche con laboratorio	4	Circuiti elettronici con laboratorio L. Roselli 9 cfu
15.30 16.30	Ingegneria dei sistemi di controllo	4	Reti logiche e microcontrollori	4	Algoritmi e strutture di dati	4	Reti logiche e microcontrollori	4	Misure elettroniche con laboratorio	4	
16.30 17.30	Ingegneria dei sistemi di controllo*	4	Circuiti elettronici con laboratorio	4	Algoritmi e strutture di dati*	4	Circuiti elettronici con laboratorio	4	Reti logiche e microcontrollori*	4	Misure elettroniche con laboratorio A. De Angelis A. Moschitta 9 cfu
17.30 18.30			Circuiti elettronici con laboratorio	4		4	Circuiti elettronici con laboratorio	4	Reti logiche e microcontrollori*	4	

*Le ore contrassegnate con l'asterisco si terranno solo su indicazione del docente
Il Presidente del CIL in Ingegneria dell'Informazione
Prof. Paolo Banelli

Il Direttore del Dipartimento di Ingegneria
Prof. Ermanno Cardelli