

Dipartimento di Ingegneria - Corso di Laurea Magistrale in Ingegneria Elettronica
Orario delle lezioni a.a. 2025/2026 - I anno - I semestre (15/09/2025 - 12/12/2025)

	LUNEDÌ	aule	MARTEDÌ	aule	MERCOLEDÌ	aule	GIOVEDÌ	aule	VENERDÌ	aule	
8.30 9.30	Power Electronics	8	Digital Signal Processing	DIING	Distributed Measurement Systems Power Electronics	11 10			Digital Signal Processing	DIING	Machine Learning and Data Analysis G. Costante 9 cfu Electronic Embedded Systems P. Placidi 9 cfu Digital Signal Processing F. Frescura 9 cfu CURRICULUM ICT ELEC. Distributed Meas. Systems F. Santoni 6 cfu CURRICULUM INDUSTRIAL ELEC. Power Electronics V. Palazzi 9 cfu
9.30 10.30	Power Electronics	8	Digital Signal Processing	DIING	Distributed Measurement Systems Power Electronics	11 10			Digital Signal Processing	DIING	
10.30 11.30	Power Electronics	8	Machine Learning Learning and Data Analysis	11	Embedded Electronic Systems	9	Digital Signal Processing	LIS	Embedded Electronic Systems	9	
11.30 12.30			Machine Learning Learning and Data Analysis	11	Embedded Electronic Systems	9	Digital Signal Processing	LIS	Embedded Electronic Systems	9	
12.30 13.30			Machine Learning Learning and Data Analysis	11	Embedded Electronic Systems	9			Embedded Electronic Systems	9	
14.30 15.30	Distributed Measurement Systems	10	Power Electronics	LAB Mult.	Machine Learning Learning and Data Analysis	10	Distributed Measurement Systems	1	Power Electronics	DIING	
15.30 16.30	Distributed Measurement Systems	10	Power Electronics	LAB Mult.	Machine Learning Learning and Data Analysis	10	Distributed Measurement Systems	1	Power Electronics	DIING	
16.30 17.30					Machine Learning Learning and Data Analysis	10					
17.30 18.30											

Il Presidente del CIL in Ingegneria dell'Informazione
 Prof. Walter Didimo

Il Direttore del Dipartimento di Ingegneria
 Prof. Ermanno Cardelli

Dipartimento di Ingegneria - Corso di Laurea Magistrale in Ingegneria Elettronica per l'IoT

Orario delle lezioni a.a. 2025/2026 - II anno - I semestre (15/09/2025 - 12/12/2025)

	LUNEDÌ	aule	MARTEDÌ	aule	MERCOLEDÌ	aule	GIOVEDÌ	aule	VENERDÌ	aule	Progetto di Circuiti CMOS su Scala Nanometrica D. Passeri 9 cfu CURRICULUM CONS. & AEROSP. IoT Sistemi e Circuiti per IoT 12 cfu Progetto di Circuiti Passivi per IoT P. Mezzanotte 6 cfu Sistemi e Sottos. Elettronici per IoT L. Roselli 6 CFU Progettazione di Circuiti Integrati RF F. Alimenti 9 cfu Componenti e Sist. a Microonde e RF C. Tomassoni 9 cfu CURRICULUM INDUSTRIAL IoT Applicazioni Industriali delle RF M. Dionigi 9 cfu Compatibilità Elettromagnetica M. Dionigi 6 cfu
8.30 9.30							Progetto di Circuiti CMOS su Scala Nanometrica	9	Progetto di Circuiti CMOS su Scala Nanometrica	10	
9.30 10.30	Sistemi e Circuiti per IoT	10			Sistemi e Circuiti per IoT	DIING	Progetto di Circuiti CMOS su Scala Nanometrica	9	Progetto di Circuiti CMOS su Scala Nanometrica	10	
10.30 11.30	Sistemi e Circuiti per IoT	10	Applicazioni Industriali delle RF	10	Sistemi e Circuiti per IoT	DIING	Progetto di Circuiti CMOS su Scala Nanometrica	9	Progetto di Circuiti CMOS su Scala Nanometrica	10	
11.30 12.30	Sistemi e Circuiti per IoT	10	Componenti e Sist. a Microonde e RF Applicazioni Industriali delle RF	8 10							
12.30 13.30	Sistemi e Circuiti per IoT	10	Componenti e Sist. a Microonde e RF Applicazioni Industriali delle RF	8 10							
14.30 15.30	Progettazione di Circuiti Integrati RF Applicazioni Industriali delle RF	8 11	Sistemi e Circuiti per IoT Compatibilità Elettromagnetica	1 10	Progettazione di Circuiti Integrati RF Compatibilità Elettromagnetica	11 1	Progettazione di Circuiti Integrati RF	10			
15.30 16.30	Progettazione di Circuiti Integrati RF Applicazioni Industriali delle RF	8 11	Sistemi e Circuiti per IoT Compatibilità Elettromagnetica	1 10	Progettazione di Circuiti Integrati RF Compatibilità Elettromagnetica	11 1	Progettazione di Circuiti Integrati RF	10			
16.30 17.30	Componenti e Sist. a Microonde e RF Applicazioni Industriali delle RF	8 11					Componenti e Sist. a Microonde e RF	9			
17.30 18.30	Componenti e Sist. a Microonde e RF	8					Componenti e Sist. a Microonde e RF	9			

Il Presidente del CIL in Ingegneria dell'Informazione dell'Informazione
Prof. Walter Didimo

Il Direttore del Dipartimento
Prof. Ermanno Cardelli